

# Agenda

AK Bipolar 21.10.1997

ALCATEL, Stuttgart

Autor	Thema
H.Brenner	Vorstellung der Mikroelektronik – Technologiegruppe im SEL FZ
H.Gerstenberg	Elektro-thermisch gekoppelte Modelle und deren Einsatz im CAD-Designflow
H.Gerhardt	Eine erste Übersicht über den Stand aktueller SiGe-Technologien
Ch.Maier	Modellierung der SiGe Technologie von TEMIC
	Laborführung
U.Schindel	Simulation mit einem schnellen Baugruppen-Simulator – Modellgenerierung und Vergleich mit SPICE
H.Thorns	SPICE –Parameter Extraction for Small Signal Darlington Transistors
P.Brenner	Spezielle durchstimmbare Ringoszillatoren
J.Berkner	Emitter and Collector Resistance Determination for Integrated Lateral PNP Transistors using Substrate Effects